

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

Petr Horský

[www.formica.cz](http://www.formica.cz)

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

Co je to **EL.** ?

Elektronika: schema – partlist / netlist – deska

Elektrotechnika: schema – – – realizace

více údajů o „drátech“, ty však zapojovány ručně

- netlist x linklist
- spoje x spojky

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

jak PCS rozumí schematu?

kroky k jednoznačnému popisu:

- wire numbers
- branch figures
- seznam spojek

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

grafový pohled

ověřovat spíše než opravovat

- kružnice
- nedosažitelné dráty

Visualizace pomocí menu Tools: TestPack.dll

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

program **NetGraph**

- seznam spojů (netlist)
- seznam pinů
- spojky vycházející z pinu (linklist?)
- grafické zobrazení členěné dle
  - stránek
  - funkcí
  - umístění
  - symbolů
- porovnávání?

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

OLE rozhraní (jakožto druhý jednotící bod)

ukázka aplikace: generování PDF

*Představíte-li si databázi projektu uvnitř PCS a představíte-li si, že k ní máte přístup skrz OLE rozhraní, které funkce by vám nejvíce pomohly?*

# SEZNAM SPOJŮ JAKO JÁDRO EL. PROJEKTU

[www.formica.cz/pcs](http://www.formica.cz/pcs)

*Děkuji za pozornost.*